

Cadence 与 Agere 系统公司

采用 Cadence 的 Palladium 加速器/模拟器，Agere 系统能够将整个项目进度缩短六个月

公司概况

Agere 系统公司是世界著名的半导体供应商，主要面向存储、无线数据、公众网以及企业网。

设计难点

采用一种新型测试环境，实现真正的硬件/软件协同验证
缩短了 6 百万门链路层处理器的开发时间

Cadence 解决方案

仅用短短两周就开发出新的测试环境，足以证明了 Cadence 的 Palladium®加速器/模拟器的强大功能

最初项目的成功进一步加强了 Agere 公司在今后的设计过程中对 Incisive Palladium II 系统的信任

Cadence 产品以及服务

Cadence 的 Palladium 加速器/模拟器属于 Incisive®功能测试平台的一部分

“当我们在设计流程中采用 Palladium 加速器/模拟器之后，整个项目的进度缩短了六个月。对于我们来说这是一个巨大的进步。我们由此可以提前九个月开始进行软件开发。这样一来，在芯片制成一周以后，我们就能向客户同时交付硬件和软件。”

Craig Garen，Agere 系统公司产品开发部副总裁

用于有线以及无线组网的“TrueAdvantage”

不久之前，人与人之间的互相联系是依靠电话实现的。而现在，PDA/相机/电话都得到了改进，我们可以看HDTV，可以进入高端在线游戏系统，这些就是现在人与人之间的联系方式。随着上述一系列的发展，人们对于价格合理的带宽和高级服务的需求也越来越大。

Agere 系统公司的 TrueAdvantage™ 合并接入解决方案为电信设备制造商提供了一些工具，这些工具能够帮助他们以更少的成本有效地实现性能更高的多重服务。该方案的关键就在于采用了一种名为链路层处理器（LLP）的新型处理器芯片。“LLP 是一种用于多服务有线以及无线应用程序的高度集成解决方案，同时也是 TrueAdvantage 的重要组成部分。”Agere 系统公司产品开发部副总裁 Craig Garen 说，“为了满足我们对 LLP 投入市场的时间要求，我们需要采用一种新型测试方法来缩短产品开发的时间并提高整体品质。”

与 Cadence 公司的长期合作促进了设计方法的改进

Agere 的电信工程师们曾经在设计流程的其他阶段与 Cadence 公司合作过，但是涉及到模拟理论，他们还只是门外汉。“在我们的设计流程中引入模拟思想，不但为我们的整个进程带来了巨大的改变，而且还对许多其他的设计团队产生了影响。”Garen 补充说道，“经过一直以来与 Cadence 公司的长期协作，我们对于 Palladium 加速器/仿真器充满了信心，相信在 LLP 项

目中很快就可以体现出我们这一决策的正确性。”

成功案例

Palladium 加速器/模拟器实现了真正的硬件/软件协同验证

Cadence 公司帮助 Agere 团队在他们的测试人员和 Palladium 加速器/模拟器之间建立了连接，并且在设计过程中为 ARM 处理器创造了一个硬件/软件协同验证环境。“由于在整个流程中使用了 Palladium 加速器/模拟器，我们现在能够同时运行两个设计副本。”Garen 说，“在芯片设计过程中就可以进行芯片测试以及问题确认，这无疑为我们节省了大量的时间。”

重点在于，这种新方法的磨合时间最小。仅仅两周内，Agere 的电信设计团队就为 LLP 项目搭建了他们的新型测试环境。“我们一直在寻求一种真正的硬件/软件协同验证解决方案，来帮助我们实现新的设计。”Agere 公司的 Garen 如此说道，“Palladium 加速器/模拟器恰好具有这种能力，帮助我们实现了首个项目生产力的巨大提升。”

Agere 团队对协同验证环境的远程接入

Agere 公司希望公司开发组的远端工作人员也能够访问他们的新型硬件/软件协同验证环境。“Cadence 公司帮助我们远在印度的团队实现了远程访问。”Garen 说，“Palladium 系统针对团队测试进行了最优化，最多能够同时支持 16 个用户，而这些用户可以处于不同地点。”

新型测试方法实现了效率的最大化，加快了投入市场的速度

Agere 团队不但达到了他们对 LLP 投入市场时间的要求，同时还改进了他们的测试流程。“当我们在设计流程中采用了 Palladium 加速器/模拟器之后，整个项目的进度缩短了六个月。”Garen 说，“对于我们来说这是一个巨大的进步。我们由此可以提前九个月开始进行软件开发。这样一来，在芯片制成一周以后，我们就能向客户同时交付硬件和软件。”

为了完成以后的项目，Agere 公司全面升级到 Incisive Palladium II 系统

由于在链路层处理器芯片设计项目中获得了巨大成功，Agere 团队决定全面升级到 Incisive Palladium II 系统，以便于完成将来的设计项目。Incisive Palladium II 系统包括增强的模拟速度、容量、密度、I/O 以及团队测试支持。

“经过一直以来与 Cadence 公司的长期协作，我们对于 Palladium 加速器/仿真器充满了信心，相信在 LLP 项目中很快就可以体现出我们这一决策的正确性。”

Craig Garen，Agere 系统公司产品开发部副总裁

如欲了解更多信息，[请联系INFO@CADENCE.COM](mailto:INFO@CADENCE.COM)，或者登陆我们的网站
WWW.CADENCE.COM

关于 Cadence

Cadence 公司（Nasdaq 股票代码：CDNS）成就全球电子设计技术创新，并在创建当今集成电路和电子产品中发挥核心作用。我们的客户采用 Cadence 的软件、硬件、设计方法和服务，来设计和验证用于消费电子产品、网络和通讯设备以及计算机系统上的尖端半导体器件、印刷电路板和电子系统。Cadence 2005 年全球公司收入约 13 亿美元，现拥有员工约 5000 名，公司总部位于美国加州圣荷塞市，公司在世界各地均设

有销售办事处、设计中心和研究设施，以服务于全球电子产业。

关于公司、产品及服务的更多信息，敬请浏览公司网站 <http://www.cadence.com>

媒体联络请洽：

杨丽莉

Cadence 设计系统公司

电话：021 - 61222358

Email: lilyyang@cadence.com

方露/常乐

科闻 100 公共关系（中国）有限公司

（Cadence 设计系统公司公关代理）

电话：010 - 658321312/5

Email: luf@text100.com.cn

indy.chang@text100.com.cn

© Cadence设计系统有限公司2006版权所有。保留所有权力。 Cadence（Cadence公司的标志）、Palladium以及Incisive都是Cadence设计系统公司的注册商标。其他标志均属于他们各自的所有者。

Agere成功案例参考 04/2006